DIE ATTACH PASTE AND SEMICONDUCTOR DEVICE

Publication number: JP10147764
Publication date: 1998-06-02

Inventor:

TAKEDA TOSHIRO; SAKAMOTO YUJI

Applicant:

SUMITOMO BAKELITE CO

Classification:

- international:

C08L63/00; C08G59/30; C08G59/40; C08K5/54; C08K5/5419; C09J163/00; H01L21/52; C08L63/00; C08G59/00; C08K5/00; C09J163/00; H01L21/02; (IPC1-7): C09J163/00; C08G59/30; C08G59/40;

C08K5/54; C08L63/00; H01L21/52

- European:

Application number: JP19960309301 19961120 Priority number(s): JP19960309301 19961120

Report a data error here

Abstract of JP10147764

PROBLEM TO BE SOLVED: To obtain a die attach paste excellent in workability, curability and compatibility by mixing an epoxy resin with a curing agent being a specified reaction product, a cure accelerator and an inorganic filler and to obtain a high-reliability semiconductor device by using the same. SOLUTION: This paste comprises an epoxy resin (A), a curing agent (B), an inorganic filler (C) and a cure accelerator (D). Curing agent B should be a reaction product of a cyanate resin with an epoxy dimethylsiloxane compound. The epoxy dimethylsiloxane compound is not particular limited so far as it is one represented by the formula (wherein R1 and R2 are each a 1-5C divalent aliphatic group or a divalent 6C or higher aromatic ring containing organic group, provided that they may be the same or different from each other). It is exemplified by 1,3-bis(3-glycidoxygropyl)-1,1,3,3-tetramethyldisiloxane. This paste is used to bond a semiconductor element of a substrate.

Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平10-147764

(43)公開日 平成10年(1998)6月2日

徽 汧記号		FΙ						
		C09J1	63/00					
		C08G	59/30					
	59/40							
		C08K	5/54					
		CO8L	63/00			Λ		
	審査請求	未請求 請求	項の数3	OL	(全	5 頁)	最終頁	に続く
(21) 出願番号 特顯平8 - 309301		(71)出版人	000002	141				
			住友べ	ークラ	イト棋	式会社		
平成8年(1996)11月20日	東京都品川区東品川2 『目5番8号							
		(72)発明者	竹田	敏郎				
			東京都	品川区	東品川	2 万目	5番8号	住友
			ペーク	ライト	株式会	社内		
		(72)発明者	坂本	有史				
			東京都	品川区	東品川	2	5番8号	住友
			ペーク	ライト	株式会	社内		
			_			•		
	特顧平8-309301	春查請求 特顧平8-309301	C 0 9 J 1 C 0 8 G C 0 8 K C 0 8 L 審査請求 未請求 請求 請求 「	C 0 9 J 163/00 C 0 8 G 59/30 59/40 59/40 C 0 8 K 5/54 C 0 8 L 63/00 未請求 請求項の数 3 特願平8-309301 (71)出願人 000002 住友ペ 東京都 (72)発明者 竹田 東京都 ベーク (72)発明者 坂本 東京都	C 0 9 J 163/00 C 0 8 G 59/30 59/40 C 0 8 K 5/54 C 0 8 L 63/00 審査請求 請求項の数3 OL 特願平8-309301 (71)出願人 000002141 住友ペークラー東京都品川区 マルカラ・東京都品川区 (72)発明者 竹田 敏郎 東京都品川区 マークライト (72)発明者 坂本 有史東京都品川区	C 0 9 J 163/00 C 0 8 G 59/30 59/40 C 0 8 K 5/54 C 0 8 L 63/00 審査請求 未請求 請求項の数3 OL (全 特職平8-309301 (71)出職人 000002141 住友ペークライト株 東京都品川区東品川 (72)発明者 竹田 敏郎 東京都品川区東品川 (72)発明者 坂本 有史 東京都品川区東品川	C 0 9 J 163/00 C 0 8 G 59/30 59/40 C 0 8 K 5/54 C 0 8 L 63/00 A 素査請求 未請求 請求項の数3 OL (全 5 頁) 特職平8-309301 (71)出職人 000002141 住友ペークライト株式会社 東京都品川区東品川2 丁目 (72)発明者 竹田 敏郎 東京都品川区東品川2 丁目 ペークライト株式会社内 (72)発明者 坂本 有史	C 0 9 J 163/00 C 0 8 G 59/30 59/40 C 0 8 K 5/54 C 0 8 L 63/00 A *** *** *** *** *** *** *** *** *** **

(54) 【発明の名称】 ダイアタッチペースト及び半導体装置

(57)【要約】

【課題】 作業性、硬化性、相溶性及びワイヤーボンディング性に優れたダイアタッチペースト及びこれを用いた高信頼性の半導体装置を提供する。

【解決手段】 (A)エポキシ樹脂、(B)硬化剤、

(C)無機フィラー及び(D)硬化促進剤を含むダイアタッチペーストにおいて(B)硬化剤がシアネート樹脂とエポキシ基を有するジメチルシロキサン化合物との反応生成物であるダイアタッチペースト、及びこのダイアタッチペーストを用いて半導体素子を基板に接着してなる半導体装置。

【特許請求の範囲】

【請求項1】 (A) エポキシ樹脂、(B) 硬化剤、 (C) 無機フィラー及び(D) 硬化促進剤を含むダイア タッチペーストにおいて(B) 硬化剤がシアネート樹脂 とエポキシ基を有するジメチルシロキサン化合物との反

(式中R1, R2 は炭素数1~5の2価の脂肪族基、又は炭素数6以上の芳香族環を含む2価の有機基を示し、互いに同じであっても異なっていてもよい)

【請求項3】 請求項1又は2記載のダイアタッチペーストを用いて半導体素子を基板に接着してなる半導体装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、IC及びLSI等の半導体素子をリードフレーム等の基板に接着するためのダイアタッチペースト及びこれを用いた半導体装置に関するものである。

[0002]

【従来の技術】近年半導体素子とリードフレームとの接着には、ダイボンディング用ダイアタッチペーストが主に使用されている。しかしながら、半導体素子とリードフレーム材との線膨張係数のミスマッチによる熱応力の問題が顕在化してきた。この問題を解決するために、カルボン酸末端ポリブタジエン変性エポキシ樹脂を用いる方法(特開昭62-199669号公報)、エポキシ化ポリブタジエンを用いる方法(特開昭63-161015号公報)、エポキシ基を有するジメチルシロキサン化合物を用いる方法(特開平07-161740号公報)等が行われている。

[0003]

イアタッチペースト。

【発明が解決しようとする課題】しかしながら、上記の各方法においてはカルボン酸末端ポリブタジエン変性エポキシ樹脂の分子量が大きいために粘度が高くなりダイアタッチペーストの塗布作業性が低下する。エポキシ化ポリブタジエンの硬化性が遅いため短時間硬化が難しく生産性が低下する。ジメチルシロキサン化合物とエボキシ樹脂との相溶性が悪く保管中に分離が起こったりグリシジルエーテル基の反応性が充分でなく硬化中に揮発してチップ上を汚染してワイヤーボンディング性を低下させる等の不具合があった。本発明は上記した欠点のない、作業性、硬化性、相溶性に優れたダイアタッチペースト及びこれを用いた高信頼性の半導体装置を提供するものである。

応生成物であるダイアタッチペースト。

【請求項2】 エポキシ基を有するジメチルシロキサン 化合物が下記一般式(1)で示される請求項1記載のダ

[0004]

[0005]

【課題を解決するための手段】本発明は、(A)エポキシ樹脂、(B)硬化剤、(C)無機フィラー及び(D)硬化促進剤を含むダイアタッチペーストにおいて(B)硬化剤がシアネート樹脂とエポキシ基を有するジメチルシロキサン化合物との反応生成物であるダイアタッチペーストである。また、エポキシ基を有するジメチルシロキサン化合物が下記一般式(1)で示される前記のダイアタッチペーストである。

【0006】(式中R1, R2は炭素数1~5の2価の 脂肪族基、又は炭素数6以上の芳香族環を含む2価の有 機基を示し、互いに同じであっても異なっていてもよ

さらにこれらのダイアタッチペーストを用いて半導体素 子を基板に接着してなる半導体装置である。

[0007]

【発明の実施の形態】本発明に用いるエポキシ基を有するジメチルシロキサン化合物は一般式(1)で示されるものであれば特に限定されるものではないが、例を挙げ

ると、1, 3-ビス(3-グリシドキシプロピル)-1, 1, 3, 3-テトラメチルジシロキサン、商品名としては例えばTSL-9906(東芝シリコーン(株)社製)である。

【0008】本発明に用いる式(1)のエポキシ樹脂は低弾性率、低吸水率の特徴を有するものの単独では硬化剤との反応が遅く沸点が比較的低いので200℃程度の硬化温度では揮発してしまう欠点を有している。この揮発成分が半導体チップの表面に再付着して後工程のワイヤーボンディングプロセスにおいて接着不良の原因とな

る。そこで予め分子内にシアン酸エステル基を有するシアネート樹脂と反応させ、高分子量化しておくと揮発分を1%以下にまで押えることが可能となる。さらにこの反応生成物をエポキシ樹脂の硬化剤として用いると熱応力低減効果のみならず、その優れたエポキシとの反応性から短時間硬化が可能となり生産性の向上に寄与することができるものである。特に昨今の半導体業界では歩留り向上のためにppmオーダーのワイヤーボンディング不良が問題となるが、1%以下の式(1)の化合物はシアネート樹脂との反応性が高いので硬化中に全て反応し揮発分をゼロにしワイヤーボンディング不良率をppm以下にすることができるものである。

【0009】式(1)のエポキシ樹脂とシアネート樹脂 の反応例としては式(1)のエポキシ樹脂とシアネート 樹脂とを混合し、必要により溶媒を加えて反応させる。 エポキシ樹脂とシアネート樹脂との反応を促進するため に、必要により触媒を添加してもよい。触媒の例として はステアリン酸亜鉛、ステアリン酸コバルト、ナフテン 酸コバルト、ナフテン酸亜鉛、アセチルアセトナート亜 鉛、アセチルアセトナートコバルト、アセチルアセトナ ート銅などの金属触媒化合物を挙げることができる。さ らにフェノール類の添加が助触媒として働くので好まし い。反応生成物をエポキシ樹脂の硬化剤として用いるた めには、生成物中にはシアネート基(-OCN)を残存 させる必要があり、式(1)のエポキシ樹脂のエポキシ 基に対してシアネート樹脂のシアネート基が過剰となる 条件で反応させ、末端或いは分子中にシアネート基を残 存させることが重要である。

【0010】本発明に用いられるシアネート樹脂は特に 限定されるものではないが芳香族環を骨格に含むことが 耐熱性の点から好ましい。その例を挙げると3,3', 5,5'-テトラメチルー4,4'-ジシアネートジフ ェニルメタン、2,2-ビス(4-シアネートフェニ ル)プロパン、2,2-ビス(4-シアネートフェニ ル) エタン等の化合物とこれらを適当な金属触媒の存在 下で加熱し、シアン酸エステルを3量化してトリアジン 環を一部形成したプレポリマー等がある。本発明のシア ネート樹脂は式(1)のエポキシ樹脂との反応性に富 み、その反応生成物を本ペースト組成物中に配合するこ とにより(A)の反応生成物中に残存する未反応物を1 %以下にすることが可能となり、後工程のワイヤーボン ディング性を向上させる効果を有する。未反応のエポキ シ樹脂(A)が1%を超える量残存するとワイヤーボン ディング性を低下させるので好ましくない。

【0011】本発明で用いる無機フィラーとしては、炭 酸カルシウム、シリカ、アルミナ等の絶縁フィラー、銀 粉、金粉、ニッケル粉、銅粉等の導電性フィラーが挙げ られ、用途によりこれらを複数混合してもよい。更に、 ニードル詰りを防止するため、これらの粒径は50µm 以下のものが好ましい。本発明においてはエポキシ樹脂 の硬化剤としてシアネート樹脂と式(1)のエポキシ化 合物との反応生成物を用いるが、この反応速度を調整す るために前述した金属触媒やフェノール類を硬化促進剤 として含むことが好ましい。本発明によると式(1)で 示されるジシロキサン骨格を有するエポキシ樹脂をシア ネート樹脂と予め反応させ、これを硬化剤として用いる ことにより、ダイアタッチペーストとして適度な粘度の 樹脂が得られ、硬化時に樹脂成分のブリード、アウトガ スによるチップやその周囲の汚染も極めて少なくするこ とができる。

【0012】本発明の硬化剤を用いたダイアタッチペー ストはシロキサン骨格導入により低応力性、接着性に優 れ、低吸水性、低汚染性であるため、ワイヤーボンディ ング性も良好である。従って本ペーストを用いて半導体 素子をボンディングすることにより、半導体装置の信頼 性を大幅に向上させることができるものである。単に式 (1)のエポキシ樹脂を単独、又は式(1)のエポキシ 樹脂と他のエポキシ樹脂を混合したダイアタッチペース トでは硬化時にアウトガスやブリードが発生して半導体 周辺を汚染してしまうという欠点がある。本発明の樹脂 組成物は、エポキシ樹脂、硬化剤、硬化促進剤及び無機 フィラー、必要に応じて顔料、汚染、消泡剤、シランカ ップリング剤、チタネートカップリング剤、溶剤等の添 加剤を予備混合し、三本ロール、らいかい機等を用いて 混練し、ペーストを得て真空脱泡することにより製造す ることができる。

[0013]

【実施例】

<硬化剤の製造例1>式(2)のエポキシ樹脂(エポキシ当量181)100g、旭チバ(株)製シアネート樹脂L-10 200gに触媒として10%ノニルフェノール溶液の銅アセチルアセトナートを100ppm添加し150℃で3時間反応させた。この反応生成物を示差熱重量分析装置(以下TGAという)で分析したところ250℃までの昇温で加熱減量は0.1%であった。この生成物を硬化剤(I)とする。

【0014】 【化2】

【0015】 <硬化剤の製造例2>式(2)のエポキシ

樹脂(エポキシ当量181)100g、旭チバ(株)製

いずれも低応力性、接着性、低吸水性に優れており、かードがないことが判る。 つワイヤーボンディング性に優れ、しかも硬化時にブリ

フロントページの続き

(51) Int. Cl.⁶ HO1L 21/52 識別記号

FΙ

HO1L 21/52

E